

特許協力条約

発信人 日本国特許庁 (国際予備審査機関)

出願人代理人 RECEIVED 中村 友之 204.5.19 あて名 MYCSHI PATERIT **T** 105-0001

東京都港区虎ノ門1丁目2番3号 虎ノ門第一ビル9階 三好内外国特許事務所内

PCT 国際予備審査機関の見解書 (法第13条) [PCT規則66]

18. 5. 2004 発送日 (日.月.年) 応答期間 出願人又は代理人 月以内 上記発送日から JSONY-422PCT の書類記号 優先日 国際出願日 国際出願番号 (日.月.年) 10.09.2003 (日.月.年) 18.09.2002 PCT/JP03/11572 国際特許分類(IPC) Int. Cl' H03G3/10 H03F1/32 出願人(氏名又は名称)

1. 国際調査機関の作成した見解書は、国際予備審査機関の見解書と
2. この第 <u>1</u> 回目の見解書は、次の内容を含む。
第Ⅱ欄 優先権 第Ⅲ欄 新規性、進歩性又は産業上の利用可能性についての見解の不作成 第Ⅳ欄 発明の単一性の欠如
第VI欄 ある種の引用文献
── 第呱欄 国際出願に対する意見
3. 出願人は、この見解書に応答することが求められる。 いつ? 上記応答期間を参照すること。この応答期間に間に合わないときは、出願人は、法第13条(PCT規則 66.2(e))に規定するとおり、その期間の経過前に国際予備審査機関に期間延長を請求することができる。 ただし、期間延長が認められるのは合理的な理由があり、かつスケジュールに余裕がある場合に限られる ことに注意されたい。
どのように? 法第13条 (PCT規則66.3) の規定に従い、答弁書及び必要な場合には、補正書を提出する。補正書の 様式及び言語については、法施行規則第62条(PCT規則66.8及び66.9)を参照すること。 なお 補正書を提出する追加の機会については、法施行規則第61条の2(PCT規則66.4)を参照すること。
補正書及び/又は答弁書の審査官による考慮については、PCT規則66.4の2を参照すること。審査官との非公式の連絡については、PCT規則66.6を参照すること。
応答がないときは、国際予備審査報告は、この見解書に基づき作成される。 4. 特許性に関する国際予備報告(特許協力条約第2章)作成の最終期限は、 PCT規則69.2の規定により 18.01.2005 である。

名称及びあ	T	先

日本国特許庁 (IPEA/JP) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 特許庁審査官(権限のある職員)

9180 5 J

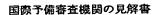
畑中 博幸

電話番号 03-3581-1101 内線 3535

国際予備審査機関の見解書

国際出願番号 PCT/JP03/11572

第Ⅰ欄	見解の基礎					
1. この見解書は、下記に示す場合を除くほか、国際出願の言語を基礎として作成された。						
 □ この見解書は、						
2. この見解書は下記の出願書類に基づいて作成された。 (法第6条 (PCT14条) の規定に基づく命令に応答するため に提出された差替え用紙は、この見解書において「出願時」とする。)						
<u>x</u>	出願時の国際出願書類 明細書 ページ、 出願時に提出されたもの 付けで国際予備審査機関が受理したもの イージ、 付けで国際予備審査機関が受理したもの 付けで国際予備審査機関が受理したもの					
	請求の範囲 項、 出願時に提出されたもの 第 項、 PCT19条の規定に基づき補正されたもの 付けで国際予備審査機関が受理したもの 第 何、 何、 付けで国際予備審査機関が受理したもの 付けで国際予備審査機関が受理したもの					
	図面 第 ページ/図、出願時に提出されたもの 第 ページ/図、 付けで国際予備審査機関が受理したもの 第 ページ/図、 付けで国際予備審査機関が受理したもの					
	配列表又は関連するテーブル 配列表に関する補充欄を参照すること。					
3.	補正により、下記の書類が削除された。 明細書 第 請求の範囲 項 図面 ページ/図 配列表(具体的に記載すること) 配列表に関連するテーブル(具体的に記載すること)					
4.	」この見解書は、補充欄に示したように、補正が出願時における開示の範囲を越えてされたものと認められるので、 その補正がされなかったものとして作成した。 (PCT規則70.2(c))					
	明細書 第 ページ 請求の範囲 第 スージ/図 図面 ページ/図 配列表(具体的に記載すること) こと) 配列表に関連するテーブル(具体的に記載すること)					



国際出願番号 PCT/JP03/11572

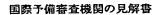
第V欄 新規性、進歩性又は産業上の利用可能 それを裏付る文献及び説明	SEEC OVER 15 A (1		
1. 見解			
新規性(N)	請求の範囲	1 - 6	有 無
進歩性(IS)	請求の範囲 請求の範囲	6 1-5	有 無
産業上の利用可能性 (IA)	請求の範囲 請求の範囲	1-6	有 無
2. 文献及び説明			
文献1: JP 4-8740 1992.03.1	6 A (日本電気株 9 全文、第1図	式会社)	
文献2:JP 11-234 1999.08.2	067 A (京セラ	株式会社) 2	
文献3: JP 2-3086 1990.12.2	0 6 A (株式会社		
文献4: JP 2001-2 2001. 08. 1	23549 A (ソ 7 全文、図1~1	1	
文献5:JP 48-906 1973.11.2	53 A (アルプス 6、全文、全図	電気株式会社)	
文献 6: 日本国実用新案登録 公開 5 5 - 5 1 0 3	出願53-1316	した明細書及び図面の	新案登録出願 の内容を撮影
1980.04.0	3 第1図(a)		
文献7:JP 53-605 1978 05 3	5 4 6 A(株式会社 5 1 全文、第 2 図、		
文献8:JP 6-3344 1994.12.0	5 4 A (株式会社 2 段落 [0 0 0 7		図 1
-請求の範囲1,3,4につ	いてー	プレ ないおう 七伝星	11 LT 1 1 7 CT

国際調査報告で提示された文献1又は2には、それぞれが入力信号がケートに印加される第1のFETと該第1のFETのドレインにソースが接続される第2のFETから成り、互いに第1のFETのソースが共通に接続されるとともに第2のFETのドレインが共通に接続される複数のデュアルゲート型FETとから構成される可変利得増幅器がそれぞれ記載されている。

また、国際調査報告で提示された文献3 (第6図参照) 又は文献4には、並列接続された複数の増幅器と、それぞれの増幅器に接続されて互いに別個に制御電圧を印加し得る複数の電圧制御手段とから構成することがそれぞれ記載されている。

よって、請求の範囲1,3,4に係る発明は、上記文献1~4により進歩性を有しない。







いずれかの欄の大きさが足りない場合

第 V 欄の続き

-請求の範囲2について-

国際調査報告で提示された文献5に見られるように、入力信号がゲートに印可されるFETと該FETのドレインにエミッタが接続されるバイポーラトランジスタから成る増幅器は、当該技術分野において周知である。

よって、請求の範囲2に係る発明は、上記文献1~5により進歩性を有しない。

-請求の範囲5について-

国際調査報告で提示された文献6には、カスコード型可変利得増幅器において、信号入力部と信号出力部とを接続する帰還路を設けることが記載されている。よって、請求の範囲5に係る発明は、文献1~6により進歩性を有しない。

-請求の範囲6について-

請求の範囲6に係る発明は、国際調査報告で提示されたいずれの文献にも記載されておらず、また当業者にとって自明なものでもない。